

(12) DEMANDE INTERNATIONALE PUBLIÉE EN VERTU DU TRAITÉ DE COOPÉRATION  
EN MATIÈRE DE BREVETS (PCT)

(19) Organisation Mondiale de la Propriété  
Intellectuelle  
Bureau international



(43) Date de la publication internationale  
21 avril 2005 (21.04.2005)

PCT

(10) Numéro de publication internationale  
**WO 2005/036754 A1**

(51) Classification internationale des brevets<sup>7</sup> : H03M 1/06

(21) Numéro de la demande internationale :  
PCT/EP2004/052518

(22) Date de dépôt international :  
13 octobre 2004 (13.10.2004)

(25) Langue de dépôt : français

(26) Langue de publication : français

(30) Données relatives à la priorité :  
03 12182 17 octobre 2003 (17.10.2003) FR

(71) Déposant (pour tous les États désignés sauf US) : ATMEL  
GRENOBLE S.A. [FR/FR]; Avenue de Rochepleine, B.P.  
123, F-38521 SAINT EGREVE CEDEX (FR).

(72) Inventeur; et

(75) Inventeur/Déposant (pour US seulement) : MORISSON,  
Richard [FR/FR]; THALES Intellectual Property, 31-33,  
Avenue Aristide Briand, F-94117 ARCUEIL (FR).

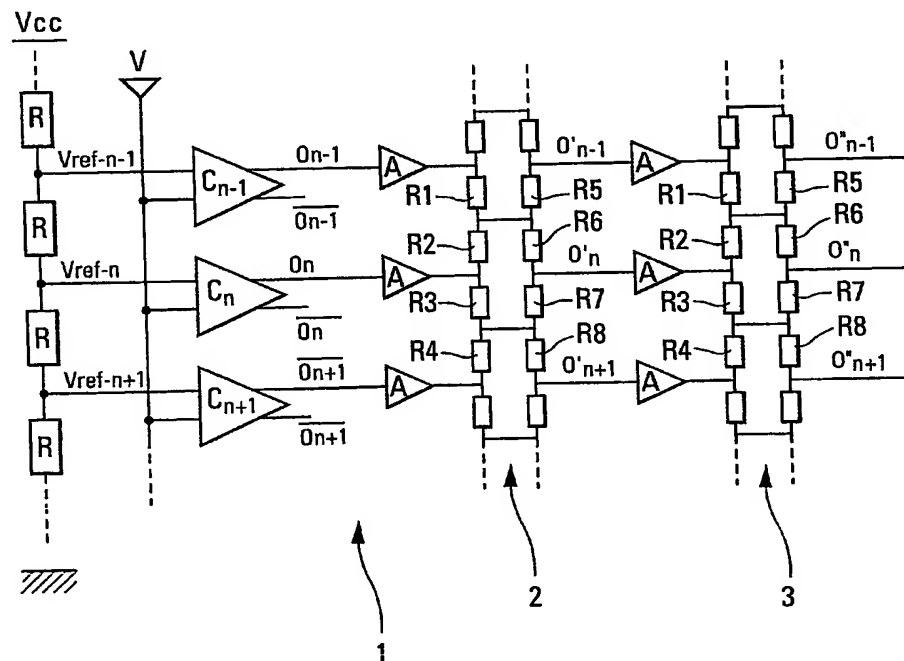
(74) Mandataires : COLLET, Alain etc.; THALES Intellec-  
tual Property, 31-33, Avenue Aristide Briand, F-94117 AR-  
CUEIL (FR).

(81) États désignés (sauf indication contraire, pour tout titre de  
protection nationale disponible) : AE, AG, AL, AM, AT,  
AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO,  
CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB,  
GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG,  
KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG,  
MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH,  
PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN,  
TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

[Suite sur la page suivante]

(54) Title: COMPARISON CIRCUIT FOR ANALOG/DIGITAL CONVERTER

(54) Titre : CIRCUIT DE COMPARAISON POUR CONVERTISSEUR ANALOGIQUE-NUMERIQUE



(57) Abstract: The invention relates to a comparison circuit for an analog/digital converter. In order to reduce the effect of offset voltages from the different comparators of the comparison circuit, the invention comprises the downstream connection of the outputs (O) of the comparators (C), voltage followers (A) and a resistor network (2), said network (2) delivering as output (O',  $\bar{O}$ ) the average voltages of those present at the outputs (O,  $\bar{O}$ ) of the comparators (C).

[Suite sur la page suivante]

WO 2005/036754 A1



(84) États désignés (sauf indication contraire, pour tout titre de protection régionale disponible) : ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), eurasién (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), européen (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

— avant l'expiration du délai prévu pour la modification des revendications, sera republiée si des modifications sont reçues

En ce qui concerne les codes à deux lettres et autres abréviations, se référer aux "Notes explicatives relatives aux codes et abréviations" figurant au début de chaque numéro ordinaire de la Gazette du PCT.

**Publiée :**

— avec rapport de recherche internationale

(57) Abrégé : L'invention se rapporte à un circuit de comparaison pour un convertisseur analogique-numérique. Afin de réduire l'effet des tensions d'offset des différents comparateurs du circuit de comparaison, on raccorde en aval des sorties (O) des comparateurs (C), des suiveurs de tensions (A) et un réseau de résistance (2) délivrant à ses sorties (O',  $\bar{O}$ ) des tensions moyennes de celles présentes sur des sorties (O,  $\bar{O}$ ) des comparateurs (C).